

平成 22 (2010) 年度 夏入試

東京大学情報理工学系研究科創造情報学専攻

創造情報学

注意事項

1. 試験開始の合図まで, この問題冊子を開かないこと.
2. この表紙の下部にある受験番号欄に受験番号を記入しなさい.
3. 4問中3問 を選択して, 日本語ないし英語で解答すること.
4. 解答用紙は3枚配られる. 1問ごとに必ず1枚の解答用紙を使用すること. 解答用紙のおもて面に書ききれないときには, うら面にわたってもよい.
5. 解答用紙の指定された箇所に, 受験番号およびその用紙で解答する問題番号を忘れずに記入すること.
6. 解答用紙および問題冊子は持ち帰らないこと.

受験番号 _____

このページは余白 .

このページは余白 .

第1問

有向グラフ $G = (V, E)$ が与えられたとき, 任意の二頂点間の最短経路の長さ, すなわち全点对間最短経路長を求めたい. 頂点集合の大きさ $|V| = n$ とする. 頂点 u から頂点 v への有向辺を e_{uv} , 頂点 u から頂点 v への辺長を δ_{uv} と表す. グラフ G において, 辺長 δ_{uv} は負となることもあるが, 任意の閉路について閉路長は負とはならない. 頂点 u から頂点 u への辺長 $\delta_{uu} = 0$, 頂点 u から頂点 v への有向辺がないとき辺長 $\delta_{uv} = \infty$ とする.

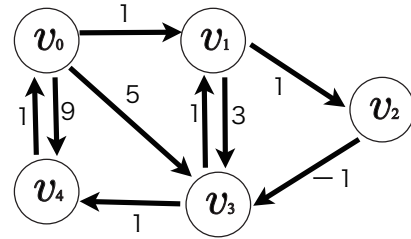


図1: グラフ $G_1 = (V_1, E_1)$

次ページに示す Algorithm 1 は単一始点最短経路長を求めるためのアルゴリズムで頂点 s を始点とするとき s から頂点 $v \in V$ への最短経路長は $d(v)$ に格納される.

次ページの Algorithm 2 は 全点对間最短経路長を求めるアルゴリズムで頂点 $u \in V$ から頂点 $v \in V$ への最短経路長は $D(u, v)$ に格納される. いずれのアルゴリズムにおいても中間結果はそれぞれ $d^{(k)}, D^{(k)} (k = 0, 1, \dots)$ に格納される. 以下の問いに答えよ.

- (1) 図1のグラフ $G_1 = (V_1, E_1)$ に Algorithm 1 を適用し, 頂点 v_0 を始点とする各頂点への最短経路長を求めたい. 表1は Algorithm 1 の $d^{(0)}$ を示す. 頂点 v_0 から各頂点への経路長 $d^{(1)}, d^{(2)}, d^{(3)}, d^{(4)}$ を示せ.
- (2) 図1のグラフ $G_1 = (V_1, E_1)$ に Algorithm 2 を適用し, 全点对間最短経路長を求めたい. 表2は Algorithm 2 の $D^{(0)}$ を示す. Main Loop で選択する頂点 $w \in V_1$ および対応する $D^{(1)}, D^{(2)}, D^{(3)}, D^{(4)}, D^{(5)}$ を記せ.
- (3) 全点对間最短経路長を求めるため, すべての点をそれぞれ始点として Algorithm 1 を適用する Algorithm 1-ALL を考える. Algorithm 1-ALL と Algorithm 2 を比較考察せよ.

表1: Algorithm 1 の $d^{(0)}$

終点	
v_0	0
v_1	∞
v_2	∞
v_3	∞
v_4	∞

表2: Algorithm 2 の $D^{(0)}$

始点 \ 終点	v_0	v_1	v_2	v_3	v_4
v_0	0	1	∞	5	9
v_1	∞	0	1	3	∞
v_2	∞	∞	0	-1	∞
v_3	∞	1	∞	0	1
v_4	1	∞	∞	∞	0

Algorithm 1

for all $v \in V$ **do**

$d^{(0)}(v) = \infty$

end for

$d^{(0)}(s) = 0$

/ Main Loop */*

for $k = 1 .. n - 1$ **do**

for all $e_{uv} \in E$ **do**

$d^{(k)}(v) = \min(d^{(k-1)}(v), d^{(k-1)}(u) + \delta_{uv})$

end for

end for

Algorithm 2

$k = 0$

for all $u \in V$ **do**

for all $v \in V$ **do**

$D^{(k)}(u, v) = \delta_{uv}$

end for

end for

/ Main Loop */*

for all $w \in V$ **do**

for all $u \in V$ **do**

for all $v \in V$ **do**

$D^{(k+1)}(u, v) = \min(D^{(k)}(u, v), D^{(k)}(u, w) + D^{(k)}(w, v))$

end for

end for

$k = k + 1$

end for

第2問

以下の問いに答えよ．

- (1) 図1に示すように，光軸CZ，撮像面Sをもつカメラの直交座標系 Σ_C を点Cにおく．撮像面Sは光軸CZに直交し，点Cから f の距離にある．点Qが撮像面Sに投影された点Pがカメラ座標系 Σ_C での座標として $P_C = (P_X, P_Y, f)^t$ をもつ．座標系 Σ_W において，3軸CX,CY,CZの方向ベクトルを $X_W = (X_X, X_Y, X_Z)^t$ ， $Y_W = (Y_X, Y_Y, Y_Z)^t$ ， $Z_W = (Z_X, Z_Y, Z_Z)^t$ と表し，点Cの位置ベクトルを $C_W = (C_X, C_Y, C_Z)^t$ と表す．なお， t は転置を示す．

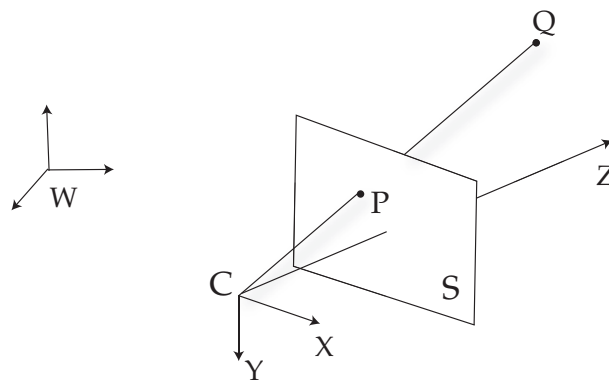


図1

- 点Cから点Qまでの距離を d として，点Cから点Qへのベクトル Q_C を P_C と d で示せ．また，座標系 Σ_W において，点Qの位置ベクトルを Q_W ，座標系 Σ_C の回転行列を R_C とすると， $Q_W = R_C Q_C + C_W$ と表される．回転行列 R_C の各要素を示せ．
- (2) ある点Aにカメラをおいて点Qを観察し，カメラ座標系 Σ_A での投影点 $P_A = (a_X, a_Y, f)^t$ を得た．次に，そのカメラをカメラのX軸方向に ℓ だけ離れた点Bへ平行移動し，その移動した座標系のY軸周りに角度 α 回転した．その回転後のカメラの座標系を Σ_B とする．座標系 Σ_B での点Qの投影点 $P_B = (b_X, b_Y, f)^t$ を得た．ここで， $P_A = P_B$ となったとすると，カメラが点Aにある時の点Qまでの距離 d_A と点Bにある時の点Qまでの距離 d_B はどのように求められるか示せ．ここでは，移動と回転時の誤差は無く，カメラ座標系 Σ_A とカメラ座標系 Σ_B のXZ平面は同一平面内に存在する．
- (3) 同じカメラを空間の2点M，Nにそれぞれおいた．点M，点Nの位置ベクトルをそれぞれ M_W ， N_W ，回転行列をそれぞれ R_M ， R_N とする．これらのカメラで点Qの投影点 P_M ， P_N を得た．それぞれのカメラでの点Qへのベクトル Q_M ， Q_N は座標系 Σ_W では同じ座標を表すことから，2つの投影点 P_M ， P_N が満たすべき条件を求めよ．
- (4) 投影点を投影画像配列の点として表し，(3)の条件が満たされない場合を考える．評価関数を $J = |(R_M Q_M + M_W) - (R_N Q_N + N_W)|^2$ とし， J が最小になるように点Qの座標系

Σ_W における座標 Q_W を求めることを考える．評価関数 J を最小にする点 M から点 Q までの距離 d_M と点 N から点 Q までの距離 d_N を求めよ．次に，その d_M と d_N を用いて， Σ_W における Q_W を得る方法を示せ．

- (5) (3) のように 2 つのカメラで三次元位置を計測する際に，最も精度良く得るためにはどのようなカメラ配置がよいか説明せよ．

第3問

2つの3ビット数を入力として, 1つの6ビット数を出力する乗算器を以下の手順に従って設計せよ.

- (1) 図1に示す全加算器および半加算器の真理値表を求めよ. これらを, AND, OR, NOT ゲートを用いて構成せよ.

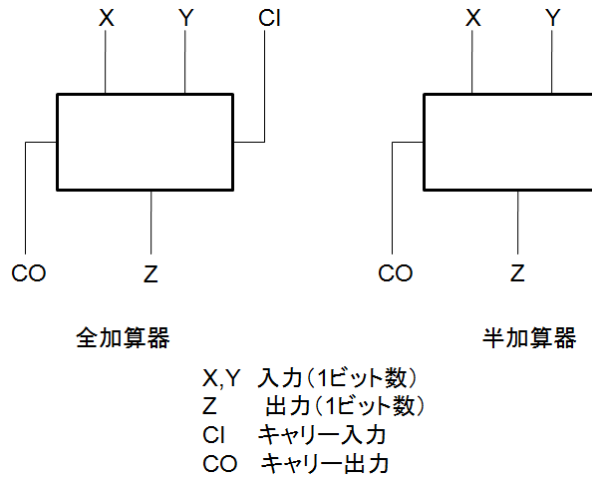


図1: 全加算器と半加算器

- (2) (1)の加算器を組み合わせ, 必要ならばAND, OR, NOTゲートを付加して, 図2に示す4ビット加算器を構成せよ.

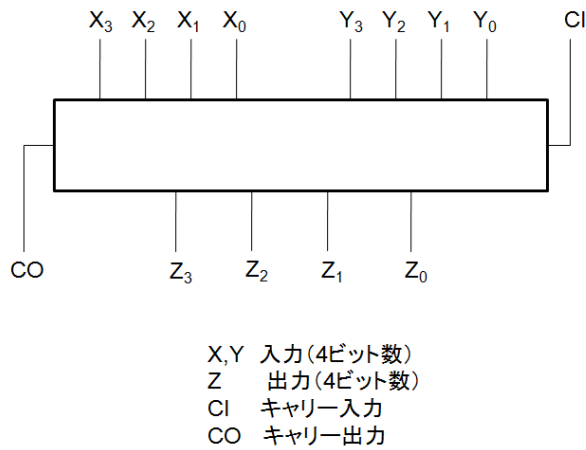
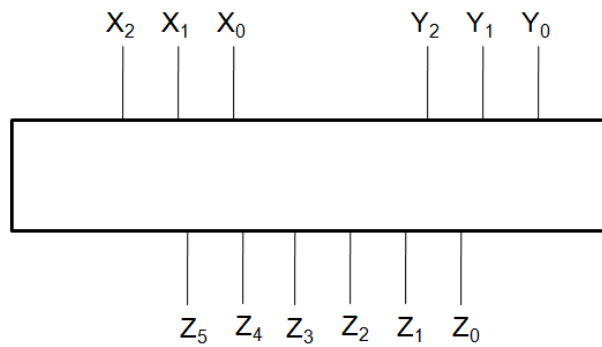


図2: 4ビット加算器

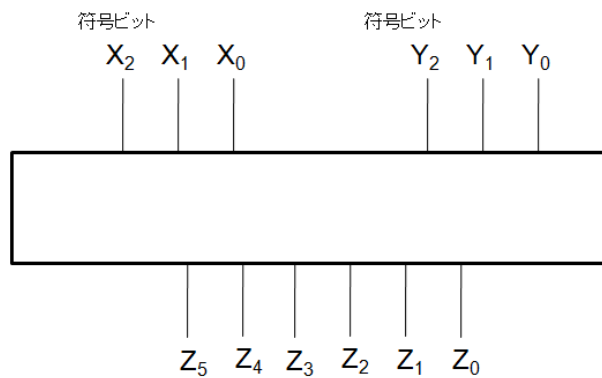
- (3) (1), (2) の加算器および AND, OR, NOT ゲートを用いて, 図 3 に示す, 2 つの符号なし 3 ビット数を入力として, 1 つの符号なし 6 ビット数を出力する乗算器を構成せよ.



X, Y 3ビット数入力
Z 6ビット数出力

図 3: 符号なし 3 ビット乗算器

- (4) (1), (2) の加算器および AND, OR, NOT ゲートを用いて, 図 4 に示す, 2 つの符号付き 3 ビット数を入力として, 1 つの符号付き 6 ビット数を出力する乗算器を構成せよ. 符号付き数には 2 の補数表示を用いる.



X, Y 2の補数表示3ビット数入力
Z 2の補数表示6ビット数出力

図 4: 符号付き 3 ビット乗算器

- (5) N ビット \times N ビットの乗算器の演算遅延時間を $O(\log N)$ とするための, 乗算器の構成原理を論じよ.

第4問

情報システムに関する以下の項目から 4項目 を選択し、各項目を 4~8 行程度で、必要に応じて例や図を用いて説明せよ。

- (1) ベイズの定理
- (2) 決定木の学習法
- (3) スペクトル拡散通信の原理と応用例
- (4) 関係データベースにおける正規化
- (5) チューリングマシン
- (6) スヌープキャッシュ
- (7) Unicode
- (8) ユーザ認証もしくは個人識別について、あわせて3種類の方法とその比較

